

<表 1> NEC PC98 系の EIA-232 の I/O ポートアドレスとデータ

入出力	アドレス	D 7	D 6	D 5	D 4	D 3	D 2	D 1	D 0
O U T	32h			RTS		SBRK		DTR	
I N	32h	DSR							

<表 2> PC/AT 互換機の EIA-232 の I/O ポートアドレスとデータ

入出力	アドレス	D 7	D 6	D 5	D 4	D 3	D 2	D 1	D 0
O U T	3FBh		SBRK						
O U T	3FCh							RTS	DTR
I N	3FEh			DSR					

<表 3> SBRK, RTS, DTR に与えたデータと CLK, \overline{CS} , DIN に入力されるデータの関係

	データ	EIA-232 端子への 出力電圧	A-D コンバータ入力端子の データ
SBRK	1	TXD->+15V	CLK->0
	0	TXD->-15V	CLK->1
RTS	1	RTS->+15V	\overline{CS} ->0
	0	RTS->-15V	\overline{CS} ->1
DTR	1	DTR->+15V	DI->0
	0	DTR->-15V	DI->1

<表 4> DO と DSR のデータの関係

	データ	
DO	0	1
DSR	0	1

<表5> OUT, IN 命令の流れ

時間経過	命令	A-D コンバータに 入力するデータ			コマンド設定			入力	備考
		CLK	\overline{CS}	DI	SBRK	RTS	DTR	DSR	
	OUT	0	1	1	1	0	0		
	OUT	0	0	1	1	1	0		
Wait1									アドレス・マルチプレックス時間
	OUT	1	0	1	0	1	0		
	OUT	0	0	1	1	1	0		
	OUT	1	0	1	0	1	0		
	OUT	0	0	0or1	1	1	1or0		DI : 0->CH0 , 1->CH1
	OUT	1	0	0or1	0	1	1or0		DI : 0->CH0 , 1->CH1
	OUT	0	0	0	1	1	1		
	OUT	1	0	0	0	1	1		
Wait2									マルチプレックス・セリング時間
	OUT	0	0	0	1	1	1		以下, ~ を8回繰り返す。
	OUT	1	0	0	0	1	1		
	IN							0or1	0 -> DO:0 1 -> DO:1
	OUT	0	0	0	1	1	1		
	OUT	1	0	0	0	1	1		

<表6> アダプタ作動関数 Keisoku の戻り値・引数

Keisoku(Chan:Word;mati1:Word;mati2:Word):Word	
戻り値	A-D コンバータからの1バイトのデジタル変換されたデータ
Chan	チャンネルの設定 0であればCH0からの入力, 1であればCH1からの入力を測定します。
mati1	A-D コンバータを作動させるための待ち時間の設定(表5のWait1に相当) 0であれば最高速で作動します。
mati2	A-D コンバータを作動させるための待ち時間の設定(表5のWait2に相当) 0であれば最高速で作動します。

<表7> アダプタ作動関数 Keisoku_Time の引数

Keisoku_time(Data:PWord;Time:PDouble;count:Word;Chan:Word;mati1:Word;mati2:Word)	
Data	A-D コンバータからの1バイトのデジタル変換されたデータを入れる変数 Data のポインタ
Time	サンプリング時間を入れる変数 Time のポインタ
count	測定するデータ数
Chan	チャンネルの設定(表6と同じ)
mati1	表6と同じ
mati2	表6と同じ